- [7.7] $\Delta G^{\circ} = \Delta H^{\circ} T\Delta S^{\circ}$; 平衡定数から ΔG° を求め、 ΔH° は与えられているので、 $T\Delta S^{\circ}$ が求まる。
 - NH₃ 錯体に関して、 $\Delta S^{\circ} = 2.0 \text{ J K}^{-1} \text{ mol}^{-1}$ 。(桁に注意)
 - en 錯体に関して、 $\Delta S^{\circ} = 25.2 \,\mathrm{J \, K^{-1} \, mol^{-1}}$ 。

化学種の粒子数が増える方向は、運動自由度が増えるので「乱雑さ」が増大する方向と理解する ことができる。

[例題 8.4] 波数や電子ボルトはエネルギー比例量なので、単位換算するだけである。 吸収極大が 20300 cm^{-1} だとすれば、 $242.8 \text{ kJ mol}^{-1}$ に相当。

[問題4] パウリの排他原理により、 d^{10} は d-d 遷移を持たない。

- [8.2] $(1)Cr^{2+}$; d^4_{\circ} (LFSE)_{oct} = -3/5 Δ_{oct} ; (LFSE)_{tet} = -2/5 Δ_{tet} \diamondsuit $\grave{\varkappa}$, (LFSE)_{oct}-(LFSE)_{tet}= -19/45 Δ_{oct}
 - (2) Mn^{2+} ; d_{\circ}^{5} (LFSE)_{oct} = 0; (LFSE)_{tet} = 0
 - (3) Fe²⁺; d⁶_o (LFSE)_{oct} = $-2/5 \Delta_{oct}$; (LFSE)_{tet} = $-3/5 \Delta_{tet}$ $\Leftrightarrow \lambda$, (LFSE)_{oct}-(LFSE)_{tet}= $-2/15 \Delta_{oct}$

注:結晶場という説明を与えた場合には、LFSEではなくCFSEと表現すればよろしい。内容は変わらない。

- [8.3] $\Delta_{\text{oct}} > B$ なら低スピン、 $\Delta_{\text{oct}} < B$ なら高スピン。
 - (1) 高、(2) 高、(3) 高、(4) 低、(5) 低、(6) 高

[8.7] Co^{3+} は d^6 である。弱い結晶場と呼ばれる状況は高スピンを与えるであろう。つまり、 $\mathrm{t_{2g}}^4\mathrm{e_g}^2$ 強い結晶場と呼ばれる状況であれば低スピンを与えるであろう。即ち、 $\mathrm{t_{2g}}^6$

[問 5] \mathbf{d}^5 高スピンはヤン・テラー変形によるエネルギーの利得がない。一方、 \mathbf{d}^4 高スピンはエネルギーの利得がある。

[問6] (1)結晶場あるいは配位子場分裂の大きさの順に従って配位子を序列化したもの

- (2) 環状構造を与える多座配位子
- (3) 正八面体錯体の中心金属(イオン)に想定される混成軌道。±x,±y,±z を等価とする結合手を与える。
- (4) 正方形錯体の中心金属(イオン)に想定される混成軌道。 $\pm x, \pm y$ を等価とし、z成分を持たない。
- (5) 錯体において金属側から配位子側へ電子対の提供される化学結合の様式。カルボニル錯体で金属中心が $d\pi$ - $p\pi$ の可能な d 電子対を持つときカルボニルの π *軌道へ配位結合型 π 結合が生成する。すなわち、 σ 結合 $L \rightarrow M$ と、 π 結合 $M \rightarrow L$ からなる二重結合を描くことができる。

[編入試験から]

- (1) O: $1s^2 2s^2 2p^4$; Ni^{2+} : $1s^2 2s^2 2p^6 3s^2 3p^6 3d^8$
- (2) d⁰ と d¹⁰ は d-d 遷移は無い
- (3) d^5 の高スピン配置は、排他原理から d-d 遷移は禁制である。すなわち、 $Fe(ClO_4)_3$ の Fe は高スピン。
- (4) 分光化学系列、これの上位のものは分裂の幅が大きい。
- (5) mer と fac の2種。
- (6) d_{x2-y2} と d_{z2} とが分裂した方がエネルギーの利得が得られる。平面四角形配置はその特殊な状況とみなせる(z 方向無限遠に配位子が離れたと考える。 d^9 だと SOMO が d_{x2-y2})。
- (7) 配位子分裂が単に大きくなっただけでは、スピン禁制で d-d 遷移が弱いままである。分裂が大きくなって構成原理が勝り、低スピン電子配置に転じたと考えられる。この場合、d-d 遷移が可能になる。